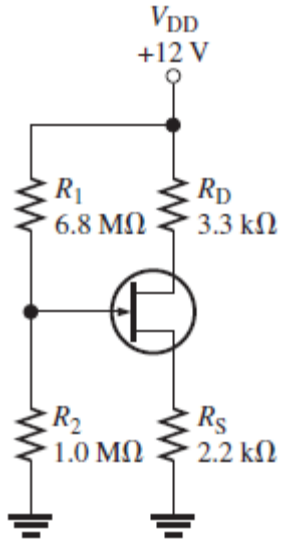


# Electronic Circuits II – Assignment 04

#	Student ID	Student Name	Grade (10)
-			

Delivery Date	
---------------	--

<p>١. يتم تسليم التمرين محلولا في خلال أسبوع من تاريخ التمرين، و يتم حذف درجتين من التمرين عن كل أسبوع تأخير ٢. يتم التسليم لمعيد المقرر مباشرة ٣. تتم أجابه التمرين في نفس ورق الأسئلة</p>
---

#	Question	Answer
1	 <p>If the value of <math>R_2</math> in Figure is decreased, <math>V_G</math> will  <b>(a) increase (b) decrease (c) not change</b></p>	b
2	<p>In a self-biased JFET, the gate is at  <b>(a) a positive voltage</b>  <b>(b) 0 V</b>  <b>(c) a negative voltage</b>  <b>(d) ground</b></p>	b
3	<p>To be used as a variable resistor, a JFET must be  <b>(a) an <math>n</math>-channel device</b>  <b>(b) a <math>p</math>-channel device</b>  <b>(c) biased in the ohmic region</b>  <b>(d) biased in saturation</b></p>	c
4	<p>When a JFET is biased at the origin, the ac channel resistance is determined by  <b>(a) the Q-point values (b) <math>V_{GS}</math></b>  <b>(c) the transconductance (d) answers (b) and (c)</b></p>	d